

M 800

M 800BUS- 2

M 800BUS- 3

M 800BUS- 4

M 800BUS- 6

CN1 CN2 2

M 800BUS

20nm

CMRON XG4H- 5031

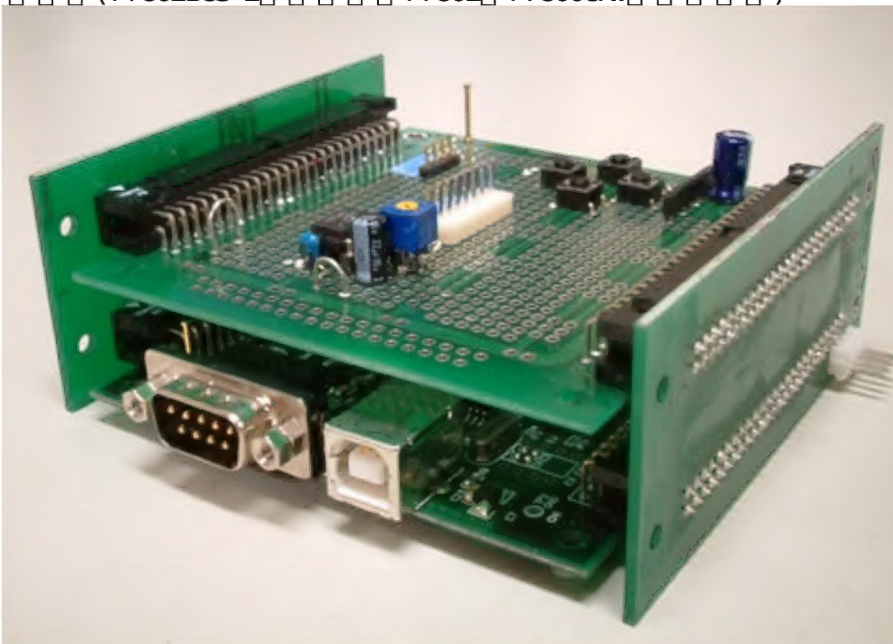
90 × 40nm

90 × 80nm

90 × 60nm

90 × 120nm

(M 802BUS- 2 M 802 M 800UNM)



M 800BUS- 2

M 800BUS CN1

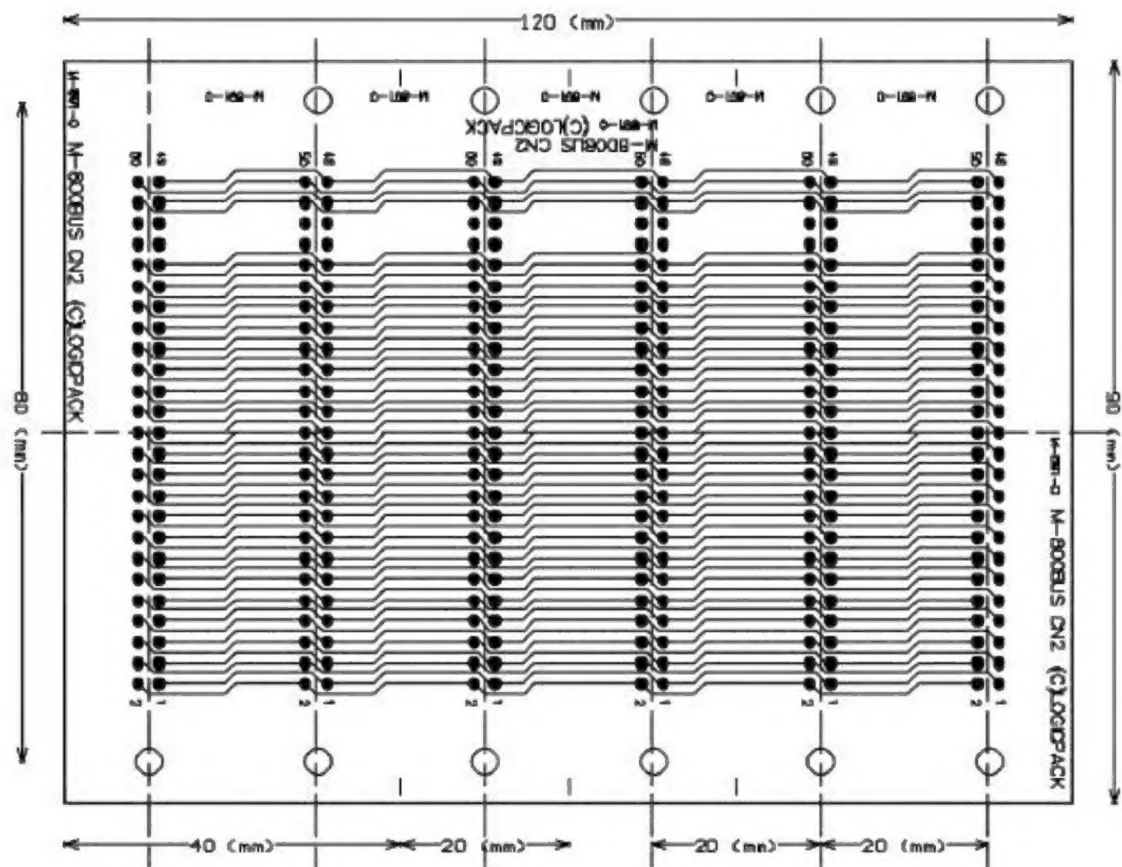
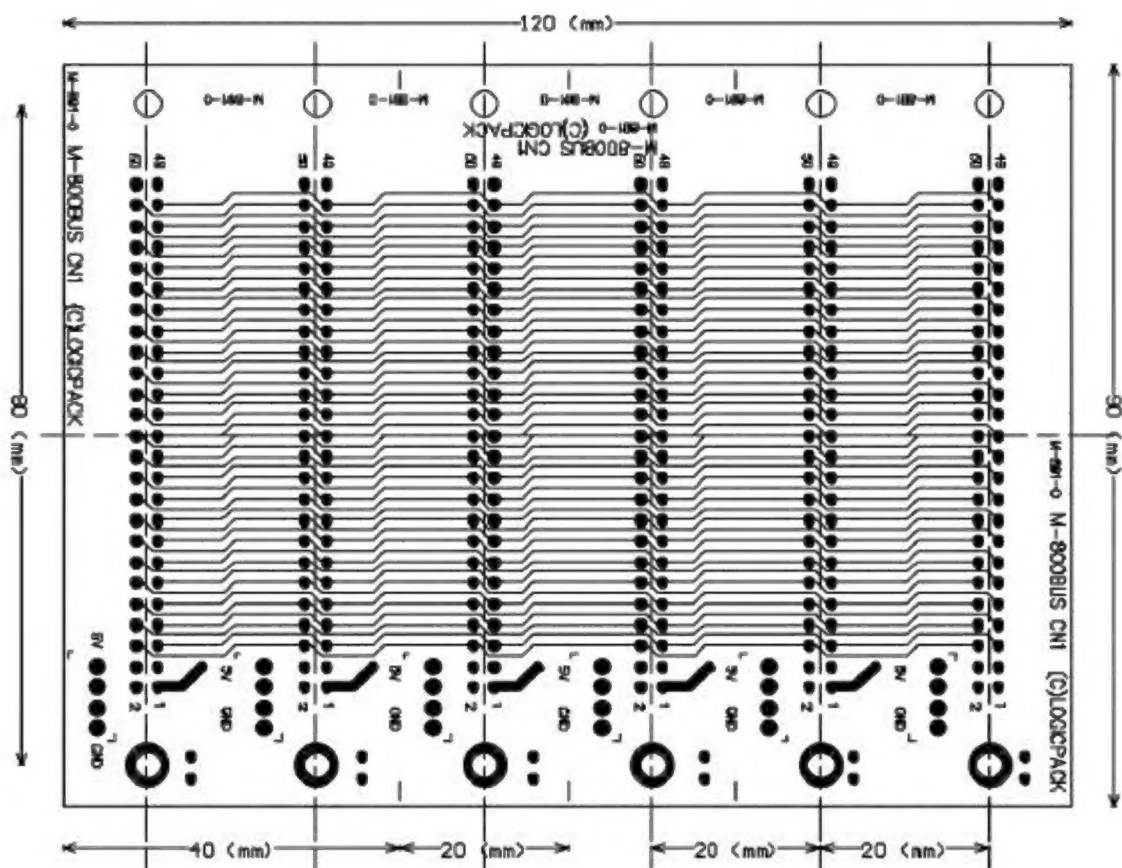
1

M 800BUS CN2

1

1

CN1 CN2



□ □ □ □ □ □

CN1 MIL50	
50	VCC
49	GND
48	D0/ P40
47	D1/ P41
46	D2/ P42
45	D3/ P43
44	D4/ P44
43	D5/ P45
42	D6/ P46
41	P47/ D7
40	P30/ D8
39	P31/ D9
38	P32/ D10
37	P33/ D11
36	P34/ D12
35	P35/ D13
34	P36/ D14
33	P37/ D15
32	P10/ A0
31	P11/ A1
30	P12/ A2
29	P13/ A3
28	P14/ A4
27	P15/ A5
26	P16/ A6
25	P17/ A7
24	P20/ A8
23	P21/ A9
22	P22/ A10
21	P23/ A11
20	P24/ A12
19	P25/ A13
18	P26/ A14
17	P27/ A15
16	P50/ A16
15	P51/ A17
14	P52/ A18
13	P53/ A19
12	P60/ *WAIT
11	P61/ *BREQ
10	P62/ *BACK
9	P63/ *AS
8	P64/ *RD
7	P65/ *HWR
6	P66/ *LWR
5	P67/ CLK
4	VCC
3	VCC
2	GND
1	GND

CPU

CN2 MIL50	
50	NMI
49	*STBY
48	*ERSTI
47	*ERSTO
46	VCC
45	VCC
44	GND
43	GND
42	AVSS
41	AVSS
40	AVCC
39	AVCC
38	VREF
37	VREF
36	AN0/ P70
35	AN1/ P71
34	AN2/ P72
33	AN3/ P73
32	AN4/ P74
31	AN5/ P75
30	DA0/ AN6/ P76
29	DA1/ AN7/ P77
28	*RFSH/ *IRQ0/ P80
27	*CS3/ *IRQ1/ P81
26	*CS2/ *IRQ2/ P82
25	ADTRG/ *CS1/ *IRQ3/ P83
24	*CS0/ P84
23	*TEND0/ TCLKA/ TP0/ PA0
22	*TEND1/ TCLKB/ TP1/ PA1
21	TCLKC/ TIOCA0/ TP2/ PA2
20	TCLKD/ TIOCB0/ TP3/ PA3
19	A23/ TIOCA1/ TP4/ PA4
18	A22/ TIOCB1/ TP5/ PA5
17	A21/ TIOCA2/ TP6/ PA6
16	A20/ TIOCB2/ TP7/ PA7
15	*CS7/ TMO0/ TP8/ PB0
14	*CS6/ DREQ0/ TMIO1/ TMP9/ PB1
13	*CS5/ TMO2/ TP10/ PB2
12	*CS4/ *DREQ1/ TMIO3/ TP11/ PB3
11	*UCAS/ TP12/ PB4
10	SCK2/ *LCAS/ TP13/ PB5
9	TXD2/ TP14/ PB6
8	RXD2/ TP15/ PB7
7	TXD0/ P90
6	RXD0/ P92
5	*IRQ4/ SCK0/ P94
4	*IRQ5/ SCK1/ P95
3	GND
2	DSR
1	DTR

CPU

CPU

* □ □ □ □ □ □

[illegible]

M 800BUS-2
M 800BUS-3
M 800BUS-4
M 800BUS-6 □ □ □ □ □

□ □ □ □ 2005□ 10□ 17□

□ □ □ □ □ □ □ □ □ □ □ □

□ 438-0078 □ □ □ □ □ □ □ 1803-1

TEL 0538-32-2822 FAX 0538-34-1082

URL <http://homepage2.nifty.com/mlogi/cpack/>

E-mail: logic_pack@nifty.com